

بررسی و شبیه سازی مخلوط کننده با استفاده از ترانزیستور تک الکترونی (SET)

حنانه ابراهیم نژاد*، دکتر عبدالله اسکندریان،

94-11-24

در این پایان نامه به بررسی مدار مخلوط کننده با استفاده از ترانزیستور تک الکترونی (SET) پرداختیم. تا کنون ترانزیستورهای دیگر در مدار مخلوط کننده مورد استفاده قرار گرفته است. در اینجا ترانزیستور تک الکترونی به دلیل ابعاد بسیار کوچک، توان مصرفی پایین و سرعت عملکرد بالا در مدار مخلوط کننده مورد استفاده قرار گرفت. سپس، عملکرد SET مورد بررسی واقع شد و ماکرو مدل ترانزیستور تک الکترونی، شبیه سازی گردید. با استفاده از ماکرو مدل SET، به شبیه سازی مدارات مخلوط کننده توسط نرم افزار HSPICE پرداخته شد و یک مدار مخلوط کننده با ترانزیستور تک الکترونی ارائه گردید. فعالیت های انجام شده در این زمینه به قرار زیر است: 1- تاثیر مقدار مقاومت بر روی دو قطعه شبیه سازی شده SET با استفاده از ماکرو مدل 2- تاثیر پارامترهای SET بر روی مدار مخلوط کننده 3- بررسی میزان تلف تبدیل در فرکانس های مختلف با VDD های متغیر 4- بررسی میزان تلف تبدیل در فرکانس های مختلف با VLO های متغیر با بهترین VDD 5- بررسی میزان تلف تبدیل با تغییرات IF امید است که ابعاد کوچک این ترانزیستور موجب گردد که انتخاب مناسبی برای کاربر در فرکانس بالا با توان مصرفی پایین باشد.

کلمات کلیدی : ترانزیستور تک الکترونی، مدار مخلوط کننده، ماکرو مدل، HSPICE

[Islamic Azad University, Rasht Branch - Thesis Database](#)

[دانشگاه آزاد اسلامی واحد رشت - سامانه بانک اطلاعات پایان نامه ها](#)